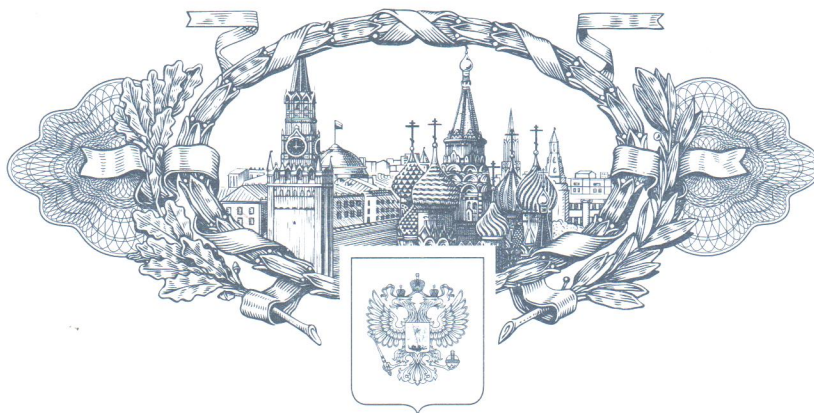


РОССИЙСКАЯ ФЕДЕРАЦИЯ



ПАТЕНТ

НА ИЗОБРЕТЕНИЕ

№ 2713921

Устройство радиосвязи

Патентообладатель: *Федеральное государственное бюджетное образовательное учреждение высшего образования "Владивостокский государственный университет экономики и сервиса" (ВГУЭС) (RU)*

Авторы: *Павликов Сергей Николаевич (RU),
Убанкин Евгений Иванович (RU)*

Заявка № 2019108150

Приоритет изобретения 21 марта 2019 г.

Дата государственной регистрации в
Государственном реестре изобретений
Российской Федерации 11 февраля 2020 г.

Срок действия исключительного права
на изобретение истекает 21 марта 2039 г.

Руководитель Федеральной службы
по интеллектуальной собственности

Г.П. Ивлиев





ФЕДЕРАЛЬНАЯ СЛУЖБА
ПО ИНТЕЛЛЕКТУАЛЬНОЙ СОБСТВЕННОСТИ

(12) **ФОРМУЛА ИЗОБРЕТЕНИЯ К ПАТЕНТУ РОССИЙСКОЙ ФЕДЕРАЦИИ**

(52) СПК
H04B 1/70752 (2019.08); H04B 1/7115 (2019.08)

(21)(22) Заявка: 2019108150, 21.03.2019

(24) Дата начала отсчета срока действия патента:
21.03.2019

Дата регистрации:
11.02.2020

Приоритет(ы):
(22) Дата подачи заявки: 21.03.2019

(45) Опубликовано: 11.02.2020 Бюл. № 5

Адрес для переписки:
690014, г. Владивосток, ул. Гоголя, 41, ВГУЭС,
Бюро интеллектуальной собственности,
Карпова В.О.

(72) Автор(ы):
Павликов Сергей Николаевич (RU),
Убанкин Евгений Иванович (RU)

(73) Патентообладатель(и):
Федеральное государственное бюджетное
образовательное учреждение высшего
образования "Владивостокский
государственный университет экономики и
сервиса" (ВГУЭС) (RU)

(56) Список документов, цитированных в отчете
о поиске: SU 818024 A1, 30.03.1981. RU 2376929
C1, 27.12.2009. SU 1053310 A1, 07.11.1983. JP
2008245041 A, 09.10.2008.

(54) Устройство радиосвязи

(57) Формула изобретения

Устройство радиосвязи, содержащее на передающей стороне коммутатор, преобразователь аналог-цифра и передающую антенну, причем входы коммутатора являются информационными входами устройства радиосвязи, выход коммутатора подключен к входу преобразователя аналог-цифра, а на приемной стороне содержащее приемную антенну, приемник, матрицу цифрового преобразования, кроме того, передающая и приемные стороны содержат соответствующие блоки и электропитания, отличающееся тем, что выход аналого-цифрового преобразователя подключен к формирователю сдвига мультипликативного сигнала относительно начала его отсчета, выход которого соединен через последовательно включенные блок памяти алфавитов сигналов и управляемый генератор-передатчик с передающей антенной, которая через радиоканал соединена с приемной антенной приемной стороны, подключенной через приемник к многоканальному коррелятору, второй вход которого соединен с блоком памяти алфавитов сигналов, при этом выход многоканального коррелятора соединен через матрицу цифрового преобразования со вторым коммутатором, многоканальный выход которого является выходом устройства, причем второй вход второго коммутатора подключен к первому выходу блока управления, второй выход которого соединен с блоком памяти алфавитов сигналов, третий выход блока управления соединен с управляемым генератором-передатчиком, а четвертый выход - с коммутатором.

RU 2 713 921 C1

RU 2 713 921 C1